

<ご参考資料>

本プレスリリースは米国で2004年2月3日に発表したプレスリリースの翻訳です。
プレスリリースで発表されている製品・テクノロジーはIDF Japan Spring 2004にて展示を行っています。

Rambus



ニュース リリース

2004年4月7日

**WAVECRESTが、ラムバスの90nm RaSer シリアルリンク・インターフェース技術で
優れた実行能力を立証**

テスト結果は、ハイボリュームアプリケーションに役立つ高度なプロセス技術を示します

chip-to-chipインターフェース製品およびサービスのリーディング・プロバイダーであるラムバス社(ナスダック上場)と、テストと測定の製品およびサービスのリーディング・プロバイダーであるWavecrest社は、本日Wavecrest社のSIA-3000とラムバス社の90nmのRaSer PHYシリアルリンク評価チップとの間の成功したテスト結果を発表しました。

その結果が、90nmのRaSer PHYソリューションが、SIA-3000とフィジカルレイヤー・パラメータをテストする専用のPCI Expressソフトウェア・ツールによって測定されたジッタ・テストに合格したとの結論を下しました。RaSerのトータル・ジッタ測定は、PCI Express仕様に完全に遵守しており、チップ・デザイナーにそれらの次のシステム・デザインのための検証、証明されたソリューションを提供しています。

「低ジッタの結果は、このシリアルリンク技術が <10-12ビット・エラー・レート(BER)の性能を保証することができることを示し、高いボリュームの製品の生産には重要である、より高い製造マージンを提供します。」と、Wavecrest社のCTOのMike Peng Liは語ります。「90nm RaSerシリアルリンク・インターフェースは、PCI Expressの電気的なコンプライアンス・テストで確立された必要条件を超え、市場へ証明された信頼できるソリューションを提供します。」



ウェーブクレスト 株式会社

〒170-0005 東京都豊島区南大塚 3-46-3 大塚セントコアビル 6F

Tel:03-5960-5770 Fax:03-5960-5773

Email: info@wavecrestkk.co.jp

URL: <http://www.wavecrest.com/Japan>

RaSerシリアルリンク技術は、0.18 μm 、0.13 μm および90nmの半導体プロセス技術において証明されたソリューションです。RaSer PHY設計はPCI Expressベースのシステムで証明されており、主要なPCチップセット、グラフィックス、コミュニケーション・スイッチおよびブリッジ・チップ・アプリケーションにて現在開発中です。

「私たちは、SIA-3000の迅速なセット・アップおよび報告書能力に感動します。」と、ラムバス社のロジック・インターフェイス部門のマーケティング管理者、Jean-Marc Patenaudelは語ります。「GigaViewソフトウェアに基づいたこの報告書は、1つの有益な表示でPCI Expressの電気的なテストの完全なセットを伝えます。高度なプロセスで走る私たちのRaSerセル・ソリューションの素晴らしい結果を見ることは、私たちの顧客が完全に準拠し証明されたシリアルリンク・ソリューションを受け取っているという別のレベルの安心感をもたらします。」

GigaView Softwareについて

PCI ExpressのためのWavecrest社シグナルインテグリティテストソリューションは、高性能なSIA-3000シグナルインテグリティアナライザー、および操作が容易なGigaViewソフトウェアを利用します。このソリューションは、フィジカルレイヤー振幅、および立上り時間、立下り時間、重視しない比率、アイオープニング、そしてトータルジッタと共に、ワンスクリーンの中に瞬時にパス/フェイルを判別できる様なタイミング・パラメーターをすべてテストする専用PCI Expressコンプライアンステストソフトウェア・ツールを含んでいます。結果がフェイルの場合は、GigaViewソフトウェアはユーザが失敗の根原因を即座に決定することができる、追加の診断のツールを提供します。

GigaViewソフトウェアはWavecrest社が特許を取った、TailFitアルゴリズムを用いています。様々なジッタ・コンポーネントを分離し識別するための業界基準に最適な方法論、および真に正確なトータルジッタナンバーを提供します。この特徴的な機能は、数秒でPCI Express仕様によってユーザが求めるような10-12のBERへの装置か、システムの将来の実行を予言することを可能にします。この包括的な診断と従順能力は、現在市場に出ている既存のテストソリューションを超えるものです。



ウェーブクレスト 株式会社

〒170-0005 東京都豊島区南大塚 3-46-3 大塚セントコアビル 6F

Tel:03-5960-5770 Fax:03-5960-5773

Email: info@wavecrestkk.co.jp

URL: <http://www.wavecrest.com/Japan>

Wavecrest社 について

エデンプレーリー(ミネソタ)に本社を置く、Wavecrest社は、電気と光のコンポーネントおよびシステムのデザインおよび量産テストのための、テストと測定装置を製造しています。Wavecrest社のシグナル・インテグリティ、振幅、ジッタおよびタイミング解析は、測定診断と様々なアプリケーションの解析システムにおいて広く使用されています。より詳細には、www.wavecrest.com にアクセスしてください。

Rambus Inc. について

ラムバス社はchip-to-chipインターフェースの製品およびサービスのリーディング・プロバイダーです。会社の先進的技術およびエンジニアリング専門知識はチップとシステム会社に、それらの挑戦的なI/O問題を解決させ、市場へ産業をリードする製品を出すことを支援しました。ラムバス社のインターフェース・ソリューションは、多くのコンピュータ、コンシューマ・エレクトロニクスとネットワークの製品で見ることができます。さらなる情報はwww.rambus.com で参照可能です。

ラムバスは登録商標であり、RaSerはラムバス社の登録商標です。PCI Expressは、PCI-SIGの登録商標です。その他のこのリリース内の登録商標は、それぞれの所有者の知的財産です。

Contacts:

Linda Ashmore

Rambus Public Relations

(650) 947-5411

lashmore@rambus.com

Trudy Weiser

Wavecrest Marketing Communications Manager

(952) 646-0477

tweiser@wavecrest.com



ウェーブクレスト 株式会社

〒170-0005 東京都豊島区南大塚 3-46-3 大塚セントコアビル 6F

Tel:03-5960-5770 Fax:03-5960-5773

Email: info@wavecrestkk.co.jp

URL: <http://www.wavecrest.com/Japan>